

ANUNCIO:

Parcial N° 2

Temario:

Capítulo 4 – Memoria Cache (Stallings)

- 4.1. Conceptos básicos sobre sistemas de memoria de computadores: Características, Jerarquía.
- 4.2. Principios **básicos** de las memorias cache
- 4.3. Elementos de diseño de la cache (Función correspondencia **solo el fundamento**)

Capítulo 7 – Entrada/salida (Stallings)

- 7.2. Módulos de E/S: Funciones del módulo, Estructura de un módulo de E/S.
- 7.3. E/S Programada: Resumen de la E/S programada, Instrucciones de E/S (E/S mapeada en memoria y aislada).
- 7.4. E/S mediante interrupciones: Procesamiento de la interrupción. Cuestiones de diseño.
- 7.5. Acceso directo a memoria: Inconvenientes de la E/S programada y con interrupciones. Funcionamiento DMA.

Nota del capítulo: Los ejemplos de Hardware no entran en el parcial (circuitos y diagramas de conexión)

Capítulo 10 – Repertorio de instrucciones: características y funciones (Stallings)

Diapositivas de clase.

Capitulo 11 – Repertorio de instrucciones: modos de direccionamiento y formatos.

Diapositivas de clase.

Nota: Algunos conceptos pueden ser encontrados en la sección 5.4 en adelante de Forouzan.
Nota: Funcionamiento de la Pila.

Aclaración: Los puntos no mencionados de las bibliografías citadas no forman parte del contenido del parcial